



**MINISTERO DELL'ISTRUZIONE
ISTITUTO COMPRENSIVO STATALE "M. SCHININA"**

Via Canova – Tel. Segret. 0932/773431 – Presidenza 0932/624022 – Fax 0932/734418 - C. F. 80003090885
97100 RAGUSA

rgic824005@istruzione.it

rgic824005@pec.istruzione.it

www.scuolaschinina.edu.it



Ministero dell'Istruzione



UNIONE EUROPEA
Fondo europeo di sviluppo regionale

Al Sindaco del Comune di Ragusa
Alle scuole della Provincia di Ragusa
Al Consiglio d'Istituto
Al Personale della scuola
Ai Genitori
Al Fascicolo Progetti PON
Agli Atti Contabili/FESR PON
Al sito Web – sezione PON-FESR

Albo Pretorio

I. C.S. - "M. SCHININA"-RAGUSA
Prot. 0001055 del 17/01/2022
IV-5 (Uscita)

Fondi Strutturali Europei – Programma Operativo Nazionale “Per la scuola, competenze e ambienti per l'apprendimento” 2014-2020. Asse II - Infrastrutture per l'istruzione – Fondo Europeo di Sviluppo Regionale (FESR) – REACT EU. Asse V – Priorità d'investimento: 13i – (FESR) “Promuovere il superamento degli effetti della crisi nel contesto della pandemia di COVID-19 e delle sue conseguenze sociali e preparare una ripresa verde, digitale e resiliente dell'economia” – Obiettivo specifico 13.1: Facilitare una ripresa verde, digitale e resiliente dell'economia - Azione 13.1.2 “Digital Board: trasformazione digitale nella didattica e nell'organizzazione” – Avviso pubblico prot.n. 28966 del 6 settembre 2021 per la trasformazione digitale nella didattica e nell'organizzazione – Avviso di riapertura dei termini della procedura “a sportello” prot. n. 43830 dell'11 novembre 2021.

Titolo Progetto: “Dotazione di attrezzature per la trasformazione digitale della didattica e dell'organizzazione scolastica.”
Codice identificativo progetto: 13.1.2A-FESR PON-SI-2022-3

CUP: C29J21054990006

OGGETTO: Azione di Informazione e pubblicizzazione - Autorizzazione e finanziamento del progetto PON- FSE 2014/2020

IL DIRIGENTE SCOLASTICO

- VISTO** l'avviso del M.I. numero 28966 del 06/09/2021 relativo al FESR REACT EU “Digital Board: trasformazione digitale nella didattica e nell'organizzazione”;
- VISTA** la lettera di autorizzazione all'attuazione del progetto del Ministero dell'Istruzione - Dipartimento per il sistema educativo di istruzione e di formazione - Direzione generale per i fondi strutturali per l'istruzione, l'edilizia scolastica e la scuola digitale, prot. AOODGEFID – 0000018 del 03.01.2022;
- VISTO** l'art. 60, lettera d) del Regolamento (CE) 1083/2006 che prevede l'utilizzazione di una codificazione contabile di tutte le iniziative cofinanziate con i fondi strutturali;
- VISTO** il D.I. n. 129/2018, art. 4 comma 4 e art. 10 comma 5;
- VISTO** il decreto del Dirigente Scolastico di assunzione in P.A. 2022 n. 1040 del 17.01.2022 del Progetto 13.1.2A-FESR PON-SI-2022-3;



RENDE NOTO

che questa Istituzione Scolastica è stata autorizzata ad attuare il progetto PON FSE per la realizzazione del progetto sottoindicato:

Sottoazione	Codice identificativo progetto	Titolo Progetto	Importo Autorizzato progetto
13.1.2A	13.1.2A-FESR PON-SI-2022-3	<i>Dotazione di attrezzature per la trasformazione digitale della didattica e dell'organizzazione scolastica</i>	€ 35.706,70

Con questa iniziativa si intende dotare la scuola di nuovi e innovativi strumenti informatici da utilizzare nell'attività didattica, nonché il potenziamento della attrezzature informatiche in dotazione agli Uffici al fine di migliorare il processo di dematerializzazione previsto dalla normativa vigente.

Nel pieno rispetto delle direttive concernenti gli obblighi della trasparenza e pubblicità dell'azione dell'amministrazione, sarà data la massima divulgazione nella forme e nelle modalità previste dalle vigenti normative alle varie fasi di realizzazione e sviluppo del citato progetto. Tutti gli elementi di interesse comunitario relativi all'attuazione del suddetto progetto (avvisi, bandi, provvedimenti, pubblicità) saranno pubblicati sul sito web della scuola www.scuolaschinina.edu.it

Il Dirigente Scolastico

Prof.ssa Lucia Palummeri

(Documento informatico firmato digitalmente
ai sensi del D.Lgs 82/2005 s.m.i. e norme collegate)

Dsga
a/c